ÍNDICE

A MULTIPLE-VALUED LOGIC GATE: The Quaternary Shifter Circuit with MOS transistors operating in a current mode 07

DETECÇÃO DO COMPLEXO QRS UTILIZANDO FPGA 14

COMANDO DE DECISÃO EM LÓGICA DE PROGRAMAÇÃO 24

ESTUDO ANALÍTICO/NUMÉRICO DA TRANSFERÊNCIA DE CALOR UNIDIMENSIONAL EM ALETAS 33

FRICTION STIR WELDING EM LIGAS DE ALUMÍNIO 46

NOVAS CONFIGURAÇÕES URBANAS: A TERCEIRA VIA 54

COMPRESSÃO DE SINAIS DE FALA UTILIZANDO REDES NEURAIS 70

DIMENSIONAMENTO DE EIXOS SUBMETIDOS À FLEXO-TORÇÃO PELO MODELO DE SONDERBERG PARA FÓRMULA BAJA 94